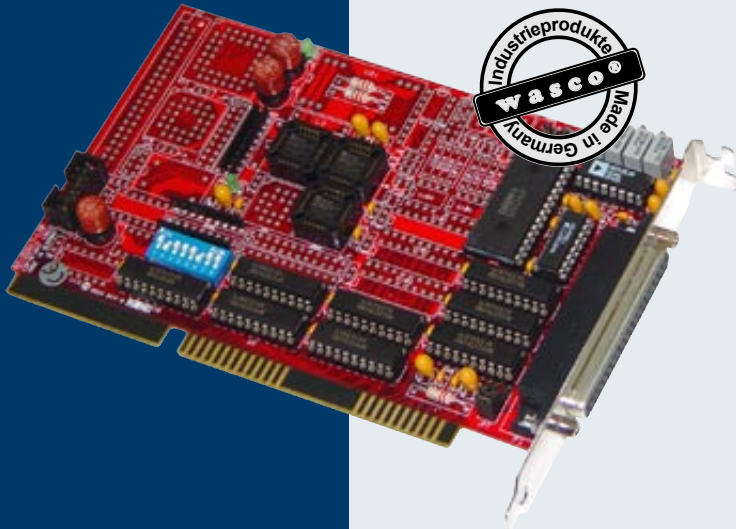


ADIODA-12_{LOWCOST}

ISA-Bus 12 Bit A/D-Wandlerkarte mit acht analogen Eingängen



8 A/D-Eingänge 12 Bit

TECHNISCHE DATEN

A/D-Eingänge

Kanäle: 8 Eingänge single-ended
 Auflösung: 8 Bit oder 12 Bit per Software einstellbar
 Eingangsspannungsbereiche:
 bipolar: +/-5 V
 unipolar: 0...5 V
 per Jumper wählbar
 Eingangsimpedanz: > 1 MΩ
 A/D-Wandler: ADS574 mit Sample & Hold
 Wandlungszeit: max. 25 µs
 Genauigkeit: +/- 1 LSB
 PGA: AD526
 Verstärkungsfaktoren: 1, 2, 4, 8, 16
 per Software wählbar
 Multiplexer: 1 * DG458DJ
 Summenabtastrate: max. 25 kS/s
 Wandlungsauslösung: per Software, Timer oder externes Signal
 Datentransfer: Pollingbetrieb

Anschlussstecker

1 * 37polige D-Sub-Buchse

Stromverbrauch

+5 V	typ. 250 mA
+12 V	typ. 40 mA
-12 V	typ. 40 mA

Abmessungen

162 mm x 100 mm (l x h)
 4lagige Multilayer-Platine

Sonstige technische Daten

Sicherungen für Spannungsversorgung
 LEDs zur Spannungskontrolle
 Alle IC-Fassungen mit vergoldeten Kontakten

Adressbelegung

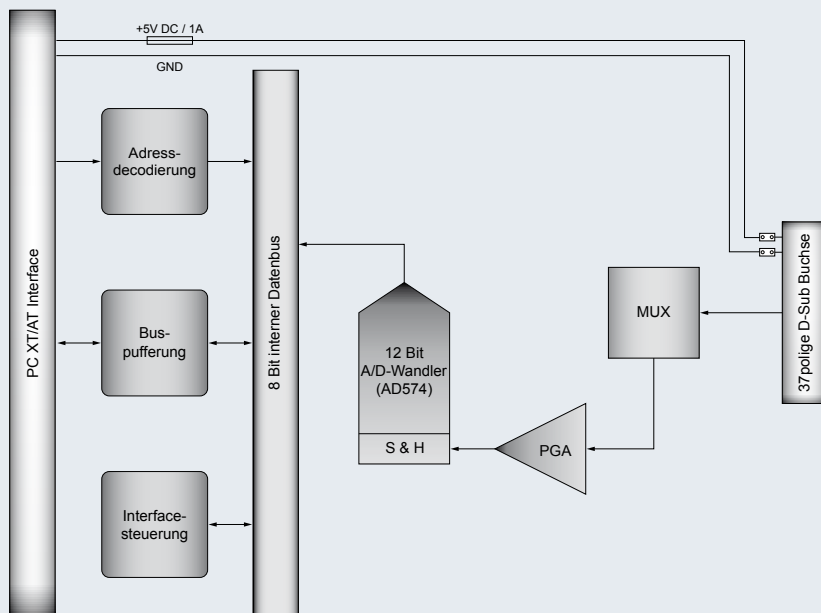
Ein Block mit 16 Adressen wird im Portbereich belegt. Per Dip-Schalter sind beliebige Adressbereiche einstellbar.

Die **ADIODA-12_{LOWCOST}** bietet über einen Eingangsmultiplexer acht mas-sebezogene, analoge Eingangskanäle mit 12 Bit Auflösung. Die maximale Summenabtastrate beträgt 25 kS/s. Verschiedene Eingangsspannungsfaktoren sind über einen per Software programmierbaren Eingangsverstärker wählbar. Der unipolare und bipolare Eingangsspannungsbereich ist per Jumper einstellbar. Die analogen Eingänge sind der 37poligen D-Sub-Buchse am Slotblech der Platine zugeführt. Die Belegung des Anschlusssteckers der **ADIODA-12_{LOWCOST}** ist identisch zur Steckerbelegung der PCI-Bus-Karte **ADIODA-PCI12_{LCV}**.

APPLIKATIONEN

Pegelüberprüfung
 Grenzwertüberwachung
 Labordatenerfassung

BLOCKSCHALTBIELD



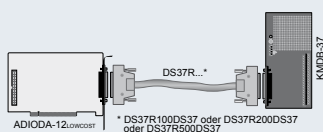
STECKERBELEGUNG

Der 37poligen D-Sub-Buchse P1, die am Slotblech der Platine montiert ist, sind die acht analogen Eingänge zugeführt. Über Jumperbrücken können diesem Steckverbinder die interne Versorgungsspannung (Vcc +5 V) und die Masse (GND) des Rechners zugeführt werden. Die Pinbelegung der D-Sub-Buchse P1 ist kompatibel zur Signalbelegung des Steckers der ADIODA-PCI12_{LCV}.

D-Sub-Buchse P1

AD_IN_01	1	209	AGND
AD_IN_02	2	211	AGND
AD_IN_03	3	212	AGND
AD_IN_04	4	213	AGND
AD_IN_05	5	214	AGND
AD_IN_06	6	215	AGND
AD_IN_07	7	216	AGND
AD_IN_08	8	217	AGND
NC	9	218	AGND
NC	10	219	AGND
NC	11	220	AGND
NC	12	221	AGND
NC	13	222	AGND
NC	14	223	AGND
NC	15	224	AGND
NC	16	225	AGND
NC	17	226	AGND
NC	18	227	GND
Vcc*	19	228	GND
Vcc*	20	229	GND

ANSCHLUSSTECHNIK (ANWENDUNGSBEISPIEL)



* DS37R100DS37 oder DS37R200DS37
oder DS37R500DS37

PROGRAMMIERUNG

Beispielprogramme für DOS in Basic (Quick-Basic®, Powerbasic® und GW-Basic®), C (Borland Turbo-C®) und Pascal (Borland Turbo-Pascal®) sind ebenso wie Treiber für Windows95®, Windows98® und WindowsNT® in Microsoft Visual Basic und Microsoft C++, auf CD beiliegend

LIEFERUMFANG

Interfacekarte ADIODA-12_{LOWCOST}
Deutsche Beschreibung
Treiber und Beispielprogramme

BESTELLINFORMATION

ADIODA-12_{LOWCOST} EDV-Nr. A-1032
A/D-Wandlerkarte

PASSENDES ZUBEHÖR

DS37R500DS37 EDV-Nr. A-202800

Verbindungsleitung (ca. 5 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



DS37R200DS37 EDV-Nr. A-202400

Verbindungsleitung (ca. 2 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



DS37R100DS37 EDV-Nr. A-202200

Verbindungsleitung (ca. 1 m) mit Abschirmung zum Anschluss von KMDB-37 an eine 37polige D-Sub-Buchse



DS37R100 EDV-Nr. A-199802

Anschlussleitung (ca. 1 m) mit Abschirmung zum Anschluss an 37polige D-Sub-Buchsen mit einseitig offenen Kabelenden zur anwenderspezifischen Bestückung



KMDB-37 EDV-Nr. A-2046

Klemm-Modul mit 37poliger Schraubklemmleiste zum Anschluss an eine 37polige D-Sub-Buchse



Detaillierte Angaben über das hier gelistete sowie über weiteres Zubehör sind den entsprechenden Datenblättern zu entnehmen